

Procedimiento y arquitectura de circuito en pipeline para el cálculo de la regresión lineal

Información de contacto

Dirección: Principales:

- JESUS GRAJAL DE LA FUENTE

jesus.grajal@upm.es

- MARIO GARRIDO GALVEZ

mario.garrido@upm.es

Tipo de oferta tecnológica

[Patentes](#)

¿Dónde?

Centro de I+d+i en Procesado de la Información y Telecomunicaciones (IPTC) Laboratorio de Sistemas Integrados (LSI) Microondas y Radar

Documentación

[Descargar documentación adicional \(jsp?id=422&id_archivo=1623&tipo=patente&extension=fichero \)](#)

Descripción de la patente

Procedimiento y arquitectura de circuito que permiten calcular la regresión lineal sobre una secuencia de muestras sin tener que almacenar dichas muestras previamente en una memoria. El cálculo se va realizando conforme las muestras van llegando al sistema, consiguiendo así que la latencia sea baja y constante a partir del instante en el que llega la última muestra. Por otra parte, la forma de calcular la regresión lineal permite obtener de forma independiente los parámetros de la misma: pendiente, ordenada en el origen y error. Además, gracias a la reutilización de operaciones empleada se disminuye considerablemente el número de operaciones respecto a la forma habitual de cálculo de la regresión.

Situación

Concedida

Número de solicitud

P200901256

Número de publicación

ES2365883

Fecha de presentación

20/05/2009

Fecha de concesión

24/10/2012