El Dr. **Jorge López de Vergara** es Profesor Titular de Universidad en el departamento de Tecnología Electrónica y de las Comunicaciones en la Universidad Autónoma de Madrid desde mayo de 2007, tras haberse habilitado en abril de 2006 para dicho cuerpo en el área de Ingeniería Telemática. Previamente, había ocupado en esta misma universidad una plaza Profesor Ayudante Doctor desde noviembre de 2003 y de Profesor Titular de Universidad interino desde octubre de 2006. Con anterioridad, obtuvo una beca de investigación FPU-MEC entre los años 1999 y 2002 en el Departamento de Ingeniería de Sistemas Telemáticos de la Universidad Politécnica de Madrid, donde leyó su tesis doctoral en junio de 2003, habiendo obtenido el título de Ingeniero de Telecomunicación igualmente por dicha universidad en 1998. Durante el año 2000 realizó una estancia predoctoral de 6 meses en los laboratorios de investigación de Hewlett-Packard en Bristol, Reino Unido. En estos 25 años ha dirigido 5 tesis doctorales, así como múltiples proyectos fin de carrera, trabajos de investigación (DEA), trabajos fin de máster y trabajos fin de grado.

Ha participado de forma activa en diversos proyectos europeos (ACTS, IST, ICT, FIRE, H2020) y del plan estatal de I+D, así como contratos con empresas y administraciones públicas. En su carrera investigadora ha trabajado de forma continua en los distintos aspectos de la Gestión de Redes y Servicios, con especial énfasis en los últimos años en los temas de medidas y monitorización de la red. Tiene diversas publicaciones en este ámbito en revistas relevantes (IEEE Network, IEEE Communications Magazine, IEEE Tran. Network and Service Management, Computer Communications, Computer Networks...) así como congresos de primer nivel del IEEE (IM, NOMS, DSOM, CNSM), firmando en conjunto más de 100 artículos de difusión internacional. También es miembro del comité de programa de las conferencias IM y NOMS del IEEE. Su actividad ha sido evaluada con varios tramos de investigación y de transferencia, y con la acreditación para Catedrático de Universidad.

Finalmente, en 2009, cara a explotar resultados de investigación, algunos de ellos patentados, fundó junto con otros profesores de las universidades Autónoma de Madrid y Pública de Navarra la spin-off Naudit High Performance Computing and Networking, S.L., reconocida como Empresa de Base Tecnológica por ambas universidades y dedicada a proporcionar medidas de calidad de redes de altas prestaciones, siendo miembro del consejo de administración desde 2015 hasta 2023.